

Document made available under the Patent Cooperation Treaty (PCT)

International application number: PCT/JP05/006448

International filing date: 25 March 2005 (25.03.2005)

Document type: Certified copy of priority document

Document details: Country/Office: JP
Number: 2004-095608
Filing date: 29 March 2004 (29.03.2004)

Date of receipt at the International Bureau: 28 April 2005 (28.04.2005)

Remark: Priority document submitted or transmitted to the International Bureau in compliance with Rule 17.1(a) or (b)



World Intellectual Property Organization (WIPO) - Geneva, Switzerland
Organisation Mondiale de la Propriété Intellectuelle (OMPI) - Genève, Suisse

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application: 2004年 3月29日

出願番号 Application Number: 特願2004-095608

パリ条約による外国への出願に用いる優先権の主張の基礎となる出願の国コードと出願番号

The country code and number of your priority application, to be used for filing abroad under the Paris Convention, is

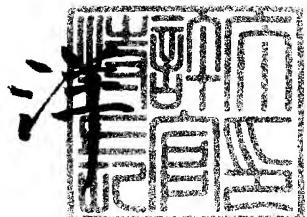
出願人 Applicant(s): セイコーエプソン株式会社

J P 2004-095608

2005年 4月13日

特許庁長官
Commissioner,
Japan Patent Office

小川



【書類名】 特許願
【整理番号】 J0108142
【あて先】 特許庁長官殿
【国際特許分類】 G09G 3/20
【発明者】
 【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内
 【氏名】 平松 和憲
【特許出願人】
 【識別番号】 000002369
 【氏名又は名称】 セイコーエプソン株式会社
【代理人】
 【識別番号】 100095728
 【弁理士】
 【氏名又は名称】 上柳 雅薈
 【連絡先】 0266-52-3528
【選任した代理人】
 【識別番号】 100107076
 【弁理士】
 【氏名又は名称】 藤綱 英吉
【選任した代理人】
 【識別番号】 100107261
 【弁理士】
 【氏名又は名称】 須澤 修
【手数料の表示】
 【予納台帳番号】 013044
 【納付金額】 21,000円
【提出物件の目録】
 【物件名】 特許請求の範囲 1
 【物件名】 明細書 1
 【物件名】 図面 1
 【物件名】 要約書 1
 【包括委任状番号】 0109826

【書類名】特許請求の範囲

【請求項 1】

複数の電気泳動素子に第1の画像を表す第1の画像データを書き込むことにより前記複数の電気泳動素子に前記第1の画像を表示させる第1の書込工程と、前記複数の電気泳動素子に第2の画像を表す第2の画像データを書き込むことにより前記複数の電気泳動素子に前記第2の画像を表示させる第2の書込工程との間で、前記複数の電気泳動素子を、前記第1の工程での前記第1の画像データの書き込みに起因する残像が存在せずかつ非表示である第1の非表示状態に設定するための電圧である無残像非表示用電圧より小さい第1の電圧を前記複数の電気泳動素子に印加することにより、前記複数の電気泳動素子を前記残像が存在し得りかつ非表示である第2の非表示状態に設定する第1のリセット工程と、

前記複数の電気泳動素子を前記第1の非表示状態に設定すべく、前記第1のリセット工程を行う頻度より低い頻度で、前記無残像非表示用電圧である第2の電圧を前記複数の電気泳動素子に印加する第2のリセット工程とを含むことを特徴とする電気泳動表示装置の駆動方法。

【請求項 2】

前記残像の消去の要否を判断する判断工程を更に含み、

前記判断工程で前記残像の消去が必要であると判断されるとき、前記第2のリセット工程を行うことを特徴とする請求項1記載の電気泳動表示装置の駆動方法。

【請求項 3】

前記判断工程は、前記残像を視認することにより又は前記残像の有無を検出することにより行うことを特徴とする請求項2記載の電気泳動表示装置の駆動方法。

【請求項 4】

複数の電気泳動素子と、

前記複数の電気泳動素子に第1の画像を表す第1の画像データを書き込むことにより前記複数の電気泳動素子に前記第1の画像を表示させる第1の書込みと、前記複数の電気泳動素子に第2の画像を表す第2の画像データを書き込むことにより前記複数の電気泳動素子に前記第2の画像を表示させる第2の書込みとの間で、前記複数の電気泳動素子を、前記第1の書込みに起因する残像が存在せずかつ非表示である第1の非表示状態に設定するための電圧である無残像非表示用電圧より小さい第1の電圧を前記複数の電気泳動素子に印加する第1のリセットを行い、前記複数の電気泳動素子を前記第1の非表示状態に設定すべく、前記第1のリセットを行う頻度より低い頻度で、前記無残像非表示用電圧である第2の電圧を前記複数の電気泳動素子に印加する第2のリセットを行う制御部とを含むことを特徴とする電気泳動表示装置。

【請求項 5】

前記残像の消去が必要である旨を入力するための入力部を更に含み、

前記制御部は、前記入力部から前記残像の消去が必要である旨が入力されたとき、前記第2のリセットを行うことを特徴とする請求項4記載の電気泳動表示装置。

【請求項 6】

複数の記憶性素子と、

前記複数の記憶性素子に第1の画像を表す第1の画像データを書き込むことにより前記複数の記憶性素子に前記第1の画像を表示させる第1の書込みと、前記複数の記憶性素子に第2の画像を表す第2の画像データを書き込むことにより前記複数の記憶性素子に前記第2の画像を表示させる第2の書込みとの間で、前記複数の記憶性素子を、前記第1の書込みに起因する残像が存在せずかつ非表示である第1の非表示状態に設定するための電圧である無残像非表示用電圧より小さい第1の電圧を前記複数の記憶性素子に印加する第1のリセットを行い、前記複数の記憶性素子を前記第1の非表示状態に設定すべく、前記第1のリセットを行う頻度より低い頻度で、前記無残像非表示用電圧である第2の電圧を前記複数の記憶性素子に印加する第2のリセットを行う制御部とを含むことを特徴とする記憶性表示装置。

【書類名】明細書

【発明の名称】電気泳動表示装置、その駆動方法及び記憶性表示装置

【技術分野】

【0001】

本発明は、電子書籍のような、記憶性素子を用いて画像を表示する記憶性表示装置に関し、特に、前記記憶性素子として電気泳動素子を用いる電気泳動表示装置、及び当該装置の駆動方法に関する。

【背景技術】

【0002】

従来の電気泳動表示装置は、下記の特許文献1に記載のように、電気泳動素子に既に書き込まれている一の画像データに引き続き、新たに他の画像データを書き込むとき、当該書き込みに先立ち、前記電気泳動素子を、前記一の画像データに起因する残像が存在せずかつ非表示である状態に設定するというリセット工程を有する。

【0003】

【特許文献1】特開2002-149115号

【発明の開示】

【発明が解決しようとする課題】

【0004】

しかしながら、上記した従来の電気泳動表示装置の前記リセット工程では、前記電気泳動素子に前記一の画像データに起因する残像を存在させないような比較的高い電圧を用いることから、電力の消費が大きいという問題があった。

【課題を解決するための手段】

【0005】

本発明に係る電気泳動表示装置の駆動方法は、上記した従来の課題を解決すべく、複数の電気泳動素子に第1の画像を表す第1の画像データを書き込むことにより前記複数の電気泳動素子に前記第1の画像を表示させる第1の書込工程と、前記複数の電気泳動素子に第2の画像を表す第2の画像データを書き込むことにより前記複数の電気泳動素子に前記第2の画像を表示させる第2の書込工程との間で、前記複数の電気泳動素子を、前記第1の工程での前記第1の画像データの書き込みに起因する残像が存在せずかつ非表示である第1の非表示状態に設定するための電圧である無残像非表示用電圧より小さい第1の電圧を前記複数の電気泳動素子に印加することにより、前記複数の電気泳動素子を前記残像が存在し得りかつ非表示である第2の非表示状態に設定する第1のリセット工程と、前記複数の電気泳動素子を前記第1の非表示状態に設定すべく、前記第1のリセット工程を行う頻度より低い頻度で、前記無残像非表示用電圧である第2の電圧を前記複数の電気泳動素子に印加する第2のリセット工程とを含む。

【0006】

本発明に係る電気泳動表示装置の駆動方法によれば、従来のリセット工程に相当する前記第1のリセット工程については、前記第1の電圧が、従来のリセット工程で用いられていた前記無残像非表示用電圧より低く、また、前記第2のリセット工程について、前記第2の電圧が、前記無残像非表示用電圧に等しく、しかも、当該第2のリセット工程の頻度が前記第1のリセット工程の頻度より低い。これにより、消費電力を従来の電気泳動表示装置より少なく抑えつつも、従来の電気泳動表示装置と同様に前記複数の電気泳動素子に残像が存在しないようにすることが可能となる。

【0007】

上記した本発明に係る電気泳動表示装置の駆動方法では、前記残像の消去の要否を判断する判断工程を更に含み、前記判断工程で前記残像の消去が必要であると判断されるとき、前記第2のリセット工程を行う。

【0008】

上記した本発明に係る電気泳動表示装置の駆動方法では、前記判断工程は、前記残像を視認することにより又は前記残像の有無を検出することにより行う。

【0009】

本発明に係る電気泳動表示装置は、複数の電気泳動素子と、前記複数の電気泳動素子に第1の画像を表す第1の画像データを書き込むことにより前記複数の電気泳動素子に前記第1の画像を表示させる第1の書込みと、前記複数の電気泳動素子に第2の画像を表す第2の画像データを書き込むことにより前記複数の電気泳動素子に前記第2の画像を表示させる第2の書込みとの間で、前記複数の電気泳動素子を、前記第1の書込みに起因する残像が存在せずかつ非表示である第1の非表示状態に設定するための電圧である無残像非表示用電圧より小さい第1の電圧を前記複数の電気泳動素子に印加する第1のリセットを行い、前記複数の電気泳動素子を前記第1の非表示状態に設定すべく、前記第1のリセットを行う頻度より低い頻度で、前記無残像非表示用電圧である第2の電圧を前記複数の電気泳動素子に印加する第2のリセットを行う制御部とを含む。

【0010】

上記した本発明に係る電気泳動表示装置では、前記残像の消去が必要である旨を入力するための入力部を更に含み、前記制御部は、前記入力部から前記残像の消去が必要である旨が入力されたとき、前記第2のリセットを行う。

【0011】

本発明に係る記憶性表示装置は、複数の記憶性素子と、前記複数の記憶性素子に第1の画像を表す第1の画像データを書き込むことにより前記複数の記憶性素子に前記第1の画像を表示させる第1の書込みと、前記複数の記憶性素子に第2の画像を表す第2の画像データを書き込むことにより前記複数の記憶性素子に前記第2の画像を表示させる第2の書込みとの間で、前記複数の記憶性素子を、前記第1の書込みに起因する残像が存在せずかつ非表示である第1の非表示状態に設定するための電圧である無残像非表示用電圧より小さい第1の電圧を前記複数の記憶性素子に印加する第1のリセットを行い、前記複数の記憶性素子を前記第1の非表示状態に設定すべく、前記第1のリセットを行う頻度より低い頻度で、前記無残像非表示用電圧である第2の電圧を前記複数の記憶性素子に印加する第2のリセットを行う制御部とを含む。

【発明を実施するための最良の形態】

【0012】

本発明に係る電気泳動表示装置及びその駆動方法の実施例について図面を参照して説明する。

【0013】

《構成》

図1は、本発明に係る電気泳動表示装置の実施例の構成を示す。実施例の記憶性表示装置である電気泳動表示装置Dは、記憶性を有する素子である複数の電気泳動素子に画像データを書き込むことにより、当該複数の電気泳動素子に、前記画像データに対応する”白”又は”黒”により特定される画像を表示させると共に、当該複数の電気泳動素子から、前記画像データの書き込みに起因する残像を前記書き込みに同期して消去しようとするリセット（以下、「通常リセット」という。）、及び前記残像を前記書き込みと非同期にかつ低頻度で消去するリセット（以下、「強制リセット」という。）を行うべく、図1に示されるように、表示ユニット1と、表示制御ユニット2と、装置制御ユニット3と、入力ユニット4とを含む。ここで、通常リセットは、第1のリセットに対応し、強制リセットは、第2のリセットに対応する。

【0014】

表示ユニット1は、図1に示されるように、前記複数の電気泳動素子を有する表示部10と、表示制御ユニット2の制御下で表示部10のオン／オフを制御するためのゲートドライバ11と、表示制御ユニット2の制御下で表示部10に前記画像データを書き込むためのソースドライバ12とからなる。

【0015】

図2は、表示部の構成を示す回路図である。表示部10は、図2に示されるように、複数のソース線（ソース電極）S1～Sm（mは、2以上の任意の整数）と複数のゲート線

(ゲート電極) G₁～G_n (nは、2以上の任意の整数) とがマトリックス状に交差する位置に、電気泳動素子P₁₁～P_{m n}と、保持容量H_{C11}～H_{Cmn}と、薄膜トランジスタTR₁₁～TR_{m n}とを有する。より詳細には、例えば、交差位置CP₁₁では、電気泳動素子P₁₁及び保持容量H_{C11}は、並列接続されており、電気泳動素子P₁₁の画素電極PE₁₁は、薄膜トランジスタTR₁₁のドレイン電極に接続されており、電気泳動素子P₁₁～P_{m n}に共用される共通電極CEは、接地電位に接続されており、薄膜トランジスタTR₁₁のゲート電極は、ゲート線G₁に接続されており、薄膜トランジスタTR₁₁のソース電極は、ソース線S₁に接続されている。

【0016】

表示部10は、例えば、従来知られた点順次駆動方式又は線順次駆動方式に基づき駆動され、例えば、電気泳動素子P₁₁については、図1に図示のゲートドライバ11によりゲート線G₁から印加されるゲート信号により、薄膜トランジスタTR₁₁がオンに起動されると共に、図1に図示のソースドライバ12によりソース線S₁から印加される前記画像データの信号により、当該画像データが保持容量H_{C11}に蓄積され、保持容量H_{C11}に規定される画像データの電圧の大きさに従って、電気泳動素子P₁₁の状態が、前記画像データに対応する”白”又は”黒”に遷移する。

【0017】

図3は、表示部の構造を示す。表示部10は、図3に示されるような従来知られた構造を有しており、その裏面側(ユーザが視認することができない側)に設けられたTFT(Tin Film Transistor)基板100上に、例えば、ゲート線G₁に対応する画素電極PE₁₁、PE₂₁、PE₃₁…、PE_{m1}が一列に配置されている。当該画素電極PE₁₁、PE₂₁、PE₃₁…、PE_{m1}及び他の画素電極PE₁₂～PE_{m n}に対向する表面側(ユーザが視認することができる側)には、保護膜102により保護された共通電極CEが形成されている。画素電極PE₁₁、PE₂₁、PE₃₁…、PE_{m1}及び共通電極CE間には、電気泳動素子P₁₁、P₂₁、P₃₁…、P_{m1}が、充填剤であるバインダ101により固定された状態で設けられている。

【0018】

図4は、電気泳動素子の構造及び状態を示す断面図であり、詳細には、図4(A)は、”黒”を表示する電気泳動素子の状態を示し、図4(B)は、”白”を表示する電気泳動素子の状態を示す。電気泳動素子P₁₁～P_{m n}は、図4(A)、(B)に示されるように、マイクロカプセル化されている。電気泳動素子P₁₁～P_{m n}は、より詳しくは、カプセル壁CWとしてのポリマー膜内に、芯物質として、プラス(+)に帶電した黒顔料粒子BG及びマイナス(−)に帶電した白顔料粒子WGを有し、黒顔料粒子BG及び白顔料粒子WGは、外部から与えられる電界により規定されるカプセル壁CW内の位置状態を、分散媒DMにより安定的に維持される。

【0019】

電気泳動素子P₁₁～P_{m n}は、”黒”を表示しようとするときには、図4(A)に示されるように、裏面側から表面側への電界E₁を与えられ、これを契機に、プラス(+)に帶電している黒顔料粒子BGは、カプセル壁CW内において表面側に近付くように移動すると共に、マイナス(−)に帶電している白顔料粒子WGは、カプセル壁CW内において裏面側に近付くように移動する。このようにして、電気泳動素子P₁₁～P_{m n}は、表面側に”黒”を表示することから、ユーザは、”黒”を認識することができる。

【0020】

他方で、電気泳動素子P₁₁～P_{m n}は、”白”を表示しようとするときには、図4(B)に示されるように、表面側から裏面側への電界E₂を与えられ、これを契機として、白顔料粒子WGは、表面側に近付くように移動すると共に、黒顔料粒子BGは、裏面側に近付くように移動する。このようにして、電気泳動素子P₁₁～P_{m n}は、表面側に”白”を表示することから、ユーザは、表面側に現れる”白”を認識することができる。

【0021】

図1に戻り、表示制御ユニット2は、表示ユニット1の動作を制御すべく、図1に示さ

れるように、信号処理回路20と、階調制御回路21と、共通電極駆動回路22とを有する。

【0022】

信号処理回路20は、装置制御ユニット3から受け取る画像信号、クロック信号、周期信号等の各種の信号に基づき、表示ユニット1内のゲートドライバ11及びソースドライバ12が表示部10に画像を表示させるために必要なゲート信号及び画像データについての処理を行い、当該ゲート信号をゲートドライバ11へ出力すると共に、当該処理後の画像データをソースドライバ12へ出力する。

【0023】

階調制御回路21は、装置制御ユニット3から受け取る画像データから、当該画像データの階調を修正又は変更するための階調信号を生成し、当該階調信号をソースドライバ12へ出力する。

【0024】

共通電極駆動回路22は、図2に図示の共通電極CEに印加すべき電圧の大きさを制御し、より詳細には、電気泳動素子P11～Pm nを駆動する駆動方式の種類に応じて、例えば、接地電位に固定すること、又は任意の電位を印加することを行う。

【0025】

装置制御ユニット3は、表示制御ユニット2による表示ユニット1の動作の制御のために必要な信号及びデータ、例えば、画像データを表示制御ユニット2に供給すべく、画像メモリ30と、装置制御回路31とを有する。画像メモリ30は、表示ユニット1内の表示部10に表示させるべき画像データを記憶する。装置制御回路31は、電気泳動表示装置Dの動作を全体的に制御する機能を有し、具体的には、画像メモリ30から当該画像メモリ30に記憶されている画像データを読み出し、当該読み出した画像データを表示制御ユニット2内の信号処理回路20及び階調制御回路21に出力し、また、電気泳動素子P11～Pm nの駆動方式の種類に対応する制御信号を表示制御ユニット2内の共通電極駆動回路22に出力し、共通電極駆動回路22は、当該制御信号に従って、共通電極CEに印加すべき電圧を規定する。

【0026】

装置制御回路31は、また、入力ユニット4から受け取る、残像の消去に関するリセット信号に従って、後述されるように、表示制御ユニット2に、電気泳動素子P11～Pm nの通常リセット及び強制リセットを実施させ、また、必要に応じて、表示制御ユニット2に、当該通常リセット又は強制リセットに加えて電気泳動素子P11～Pm nへの画像データの書き込みを実施させる。

【0027】

入力ユニット4は、ユーザによる残像の視認又は残像検出回路（図示せず）による残像の検出の結果に基づき、電気泳動素子P11～Pm nをどのような強制リセットを行うか、即ち、強制リセットの種類を決定するために用いられ、当該決定のための白スイッチ40と、黒スイッチ41と、書換スイッチ42とを有する。

【0028】

白スイッチ40は、電気泳動素子P11～Pm nの全てを”白”状態に設定する、即ち、白リセットを行う旨を入力するために用いられ、黒スイッチ41は、電気泳動素子P11～Pm nの全てを”黒”状態に設定する、即ち、黒リセットを行う旨を入力するために用いられ、書換スイッチ42は、強制リセットを行った後に画像データの書き込みを行う旨を入力するために用いられる。

【0029】

図5は、”黒”を表示するときに電気泳動素子に印加する電圧を示し、図6は、通常リセット及び強制リセットのときに電気泳動素子に印加する電圧を示す。電気泳動素子P11～Pm nの任意の一つ、例えば、電気泳動素子P11に”黒”を表示させようとするときには、図5に示されるように、図2に図示の共通電極CEに零電圧（接地電圧）を印加すると共に、図2に図示の画素電極PE11に電圧VLを印加し、即ち、電気泳動素子P

11に、図4(A)に図示の電界E1を与える。

【0030】

他方で、電気泳動素子P11～Pmnの全てを”黒”状態にリセットするとき、即ち、通常黒リセットのときには、共通電極CEに電圧 V_L を印加すると共に、画素電極PE11～PEmnに零電圧を印加し、即ち、電気泳動素子P11～Pmnの全てに、図4(A)に図示の電界E1を与えることにより、電気泳動素子P11～Pmnを”黒”状態にリセットする。

【0031】

対照的に、電気泳動素子P11～Pmnの全てを”白”状態にリセットするとき、即ち、通常白リセットのときには、共通電極CEに電圧 V_L を印加すると共に、画素電極PE11～PEmnに零電圧を印加し、即ち、電気泳動素子P11～Pmnの全てに、図4(B)に図示の電界E2を与えることにより、電気泳動素子P11～Pmnを”白”状態にリセットする。

【0032】

ここで、電圧 V_L の絶対値は、電気泳動素子P11～Pmnを残像が存在せずかつ非表示な状態にするために必要な無残像非表示用電圧である電圧 V_H の絶対値より小さいことから、上記した通常黒リセット及び通常白リセットを行っても、画像データの書き込みに起因した残像が存在し得る。

【0033】

強制リセットについては、電気泳動素子P11～Pmnの全てを”黒”状態に強制的にリセットするとき、即ち、強制黒リセットのときには、共通電極CEに、絶対値が無残像非表示用電圧と等しい電圧 $-V_H$ を印加すると共に、画素電極PE11～PEmnに零電圧を印加し、即ち、電気泳動素子P11～Pmnの全てに、図4(A)に図示の電界E1と同じ方向であって電界E1より大きい電界を与えることにより、電気泳動素子P11～Pmnを、残像が存在せずかつ非表示である真っ黒な状態に強制的にリセットする。

【0034】

他方で、電気泳動素子P11～Pmnの全てを”白”状態に強制的にリセットするときには、即ち、強制白リセットのときには、共通電極CEに、絶対値が無残像非表示用電圧と等しい電圧 V_H を印加すると共に、画素電極PE11～PEmnに零電圧を印加し、即ち、電気泳動素子P11～Pmnの全てに、図4(B)に図示の電界E2と同じ方向であって電界E2より大きい電界を与えることにより、電気泳動素子P11～Pmnを、残像が存在せずかつ非表示である真っ白な状態に強制的にリセットする。

【0035】

ここで、通常黒リセット及び強制黒リセットのときに、図5に図示の”黒”的書き込みと異なり、画素電極PE11に零電圧を印加するのであって電圧 V_L 又は電圧 V_H を印加しない理由は、画素電極PE11を零電圧以外の電圧に維持することが容易でないためである。

【0036】

《動作》

図7、図8は、実施例の電気泳動表示装置の動作を示すフローチャート及びタイミングチャートである。以下、実施例の電気泳動表示装置の動作を図7のフローチャート及び図8のタイミングチャートに沿って説明する。説明及び理解を容易にすべく、電気泳動素子P11～Pmnは、”白”い背景に”黒”で描画されることを想定し、及び、図8に図示の画像データD1を書き込まれており、当該画像データD1を表示していることを想定する。

【0037】

工程S1：表示制御ユニット2内の信号処理回路20は、装置制御ユニット3内の装置制御回路31から、画像データD1に引き続く、図8に図示された画像データD2を表示すべき旨の命令信号(図示せず)を受けると、電気泳動素子P11～Pmnに通常白リセットを施すべく、図6に示されるように、共通電極CEに電圧 V_L を印加すると共に、画

素電極 P E 1 1 ~ P E m n に零電圧を印加する。当該通常白リセットに後続して、信号処理回路 2 0 は、装置制御ユニット 3 内の画像メモリ 3 0 から画像データ D 2 を読み出し、当該画像データ D 2 を表示するために用いるゲート信号を生成した後、画像データ D 2 及び当該ゲート信号をソースドライバ 1 2 及びゲートドライバ 1 1 へ出力する。

【0038】

工程 S 2 : 装置制御ユニット 3 内の装置制御回路 3 1 は、電気泳動表示装置 D による画像の表示動作を終了するための外部スイッチ（図示せず）から、表示動作の終了の旨を示す信号が入力されているか否かを確認し、その旨が入力されているときには、電気泳動素子 P 1 1 ~ P m n による画像データ D 2 の表示を終了し、他方で、その旨が入力されていないときには、そのまま、画像データ D 2 の表示を続ける。

【0039】

工程 S 3 : 装置制御ユニット 3 内の装置制御回路 3 1 は、入力ユニット 4 から白スイッチ 4 0 、黒スイッチ 4 1 、書換スイッチ 4 2 の操作による、強制リセットに関する入力、即ち、強制リセットの指示があるか否かを判断する。装置制御回路 3 1 は、強制リセットの指示があると判断するときには、強制リセットの処理を行う。

【0040】

工程 S 4 : 信号処理回路 2 0 は、入力ユニット 4 から入力される強制リセットの種類に対応して、以下の強制リセットの処理を行う。

【0041】

工程 S 4 - 1 : 白スイッチ 4 0 の操作による ”強制白リセット” の旨が入力されると、装置制御回路 3 1 は、 ”強制白リセット” の実行の旨を信号処理回路 2 0 に通知し、当該通知に応答して信号処理回路 2 0 は、図 8 中の工程 S 4 における実線で示されるタイミングで、図 6 に示されるように、共通電極 C E に印加すべき電圧 V H 及び画素電極 P E 1 1 ~ P E m n に印加すべき零電圧をゲートドライバ 1 1 及びソースドライバ 1 2 に出力し、所定時間の間、当該出力している状態を維持した後、共通電極 C E に零電圧を印加する。

【0042】

工程 S 4 - 2 : 黒スイッチ 4 1 の操作による ”強制黒リセット” の旨が入力されると、装置制御回路 3 1 は、 ”強制黒リセット” の実行の旨を信号処理回路 2 0 に通知し、当該通知に応答して信号処理回路 2 0 は、図 8 中の工程 S 4 における実線で示されるタイミングで、図 6 に示されるように、共通電極 C E に印加すべき電圧 - V H 及び画素電極 P E 1 1 ~ P E m n に印加すべき零電圧をゲートドライバ 1 1 及びソースドライバ 1 2 に出力し、工程 S 4 - 1 と同様に所定時間の間の保持の後、共通電極 C E に零電圧を印加する。

【0043】

工程 S 4 - 3 : 書換スイッチ 4 2 の操作による ”強制リセット及び画像データの書き込み” の旨が入力されると、装置制御回路 3 1 は、 ”強制リセット及び画像データの書き込み” の実行の旨を信号処理回路 2 0 に通知し、当該通知に応答して信号処理回路 2 0 は、 ”強制白リセット” の場合と同様に、図 8 中の工程 S 4 における実線で示されるタイミングで、図 6 に示されるように、共通電極 C E に印加すべき電圧 V H 及び画素電極 P E 1 1 ~ P E m n に印加すべき零電圧をゲートドライバ 1 1 及びソースドライバ 1 2 に出力し、前記所定時間の保持後、共通電極に零電圧を印加することにより、電気泳動素子 P E 1 1 ~ P E m n に強制白リセットを施す。

【0044】

信号処理回路 2 0 は、さらに、当該強制白リセットに引き続き、図 8 中の工程 S 4 における点線で示されるタイミングで、先行する工程 S 1 で電気泳動素子 P 1 1 ~ P m n に書き込んだ画像データである画像データ D 2 を、図 5 に示されるような、共通電極 C E に印加すべき零電圧及び画素電極 P E 1 1 ~ P E m n のうち、画像データ D 2 により規定される ”黒” を表示すべき画素電極 i j (i は、1 ~ m の範囲の任意の整数、 j は、1 ~ n の範囲の任意の整数) に電圧 V L を印加すべくゲートドライバ 1 1 及びソースドライバ 1 2 を制御し、所定時間の間の出力の保持の後に共通電極 C E に零電圧を印加し、ゲートドライバ 1 1 及びソースドライバ 1 2 は、電気泳動素子 P E 1 1 ~ P E m n に、画像データ D

2を再度表示させる。

【0045】

工程S1：信号処理回路20は、上述した強制リセットの処理を終了すると、工程S1に復帰して画像データD2に引き続く画像データD3の表示のための処理を行う。

【0046】

《効果》

上述したように、実施例の電気泳動表示装置Dでは、入力ユニット4内の白スイッチ40、黒スイッチ41、又は書換スイッチ42の操作により入力される、強制白リセット、強制黒リセット、又は強制書き換えの旨に応答すべく、装置制御ユニット3内の装置制御回路31の制御下で、表示制御ユニット2内の信号処理回路20が、表示ユニット1内のゲートドライバ11及びソースドライバ12を介して、電気泳動素子PE11～PEmnに、従来の通常リセットで用いられていた電圧より低い電圧VLで、即ち、残像の消去の観点から劣位である低い電圧VLで通常リセットを行い、他方で、従来の通常リセットで用いられていた前記電圧より高い電圧VH、即ち、残像の消去の観点から優位である高い電圧VHを用いしかも従来の通常リセットの頻度より低い頻度の強制リセットを施す。これにより、従来の電気泳動表示装置に比較して消費電力を低減しつつ、従来の電気泳動表示装置と同様な程度に電気泳動素子PE11～PEmnにおける残像の消去を行うことが可能となる。

【0047】

〈変形例〉

上記した工程S4-3での強制書き換えにおいて、「強制白リセット」の後に「書き込み」を行うこと、又は「強制黒リセット」の後に「書き込み」を行ふことに代えて、「強制白リセット」の後に更に「強制黒リセット」を行った後に「書き込み」を行ふこと、又は「強制黒リセット」の後に更に「強制白リセット」を行った後に「書き込み」を行ふ、換言すれば、「書き込み」に先立ち「強制黒リセット」及び「強制白リセット」の両リセットを行うことにより、上記した実施例の電気泳動表示装置Dが残像を消去することができる程度以上に残像を効果的に消去することが可能となる。

【0048】

上記した工程S4での画像データD2の書き込みに代えて、後続する画像データD3の書き込みを行うことによっても、上記したと同様な効果を得ることができる。

【図面の簡単な説明】

【0049】

【図1】電気泳動表示装置の実施例の構成を示すブロック図。

【図2】実施例の表示部の構成を示す回路図。

【図3】実施例の表示部の構造を示す断面図。

【図4】実施例の電気泳動素子の構造及び状態を示す断面図。

【図5】黒を表示するときの電圧を示す図。

【図6】通常リセット及び強制リセットのときに印加する電圧を示す図。

【図7】実施例の電気泳動表示装置の動作を示すフローチャート。

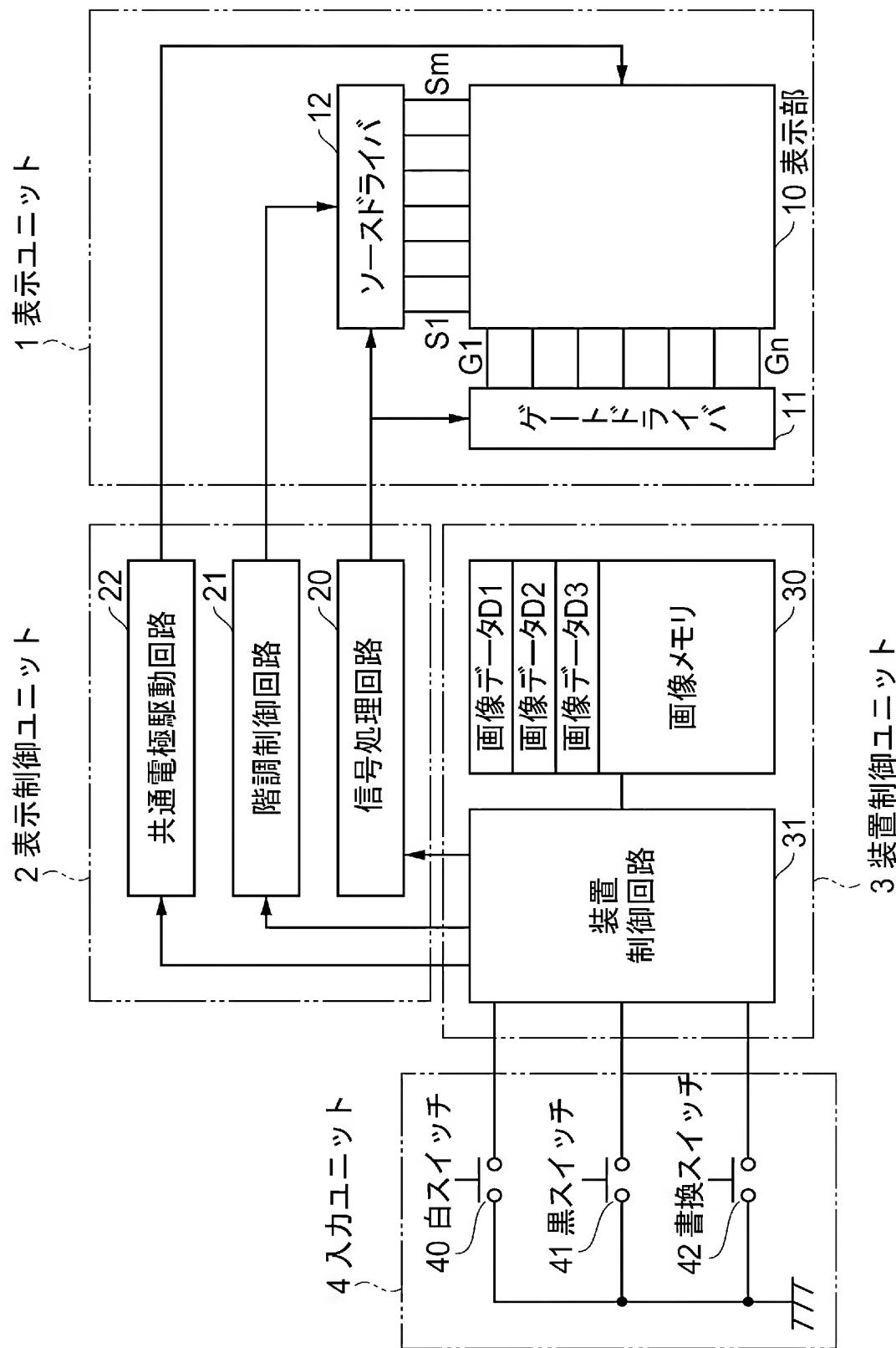
【図8】実施例の電気泳動表示装置の動作をタイミングチャート。

【符号の説明】

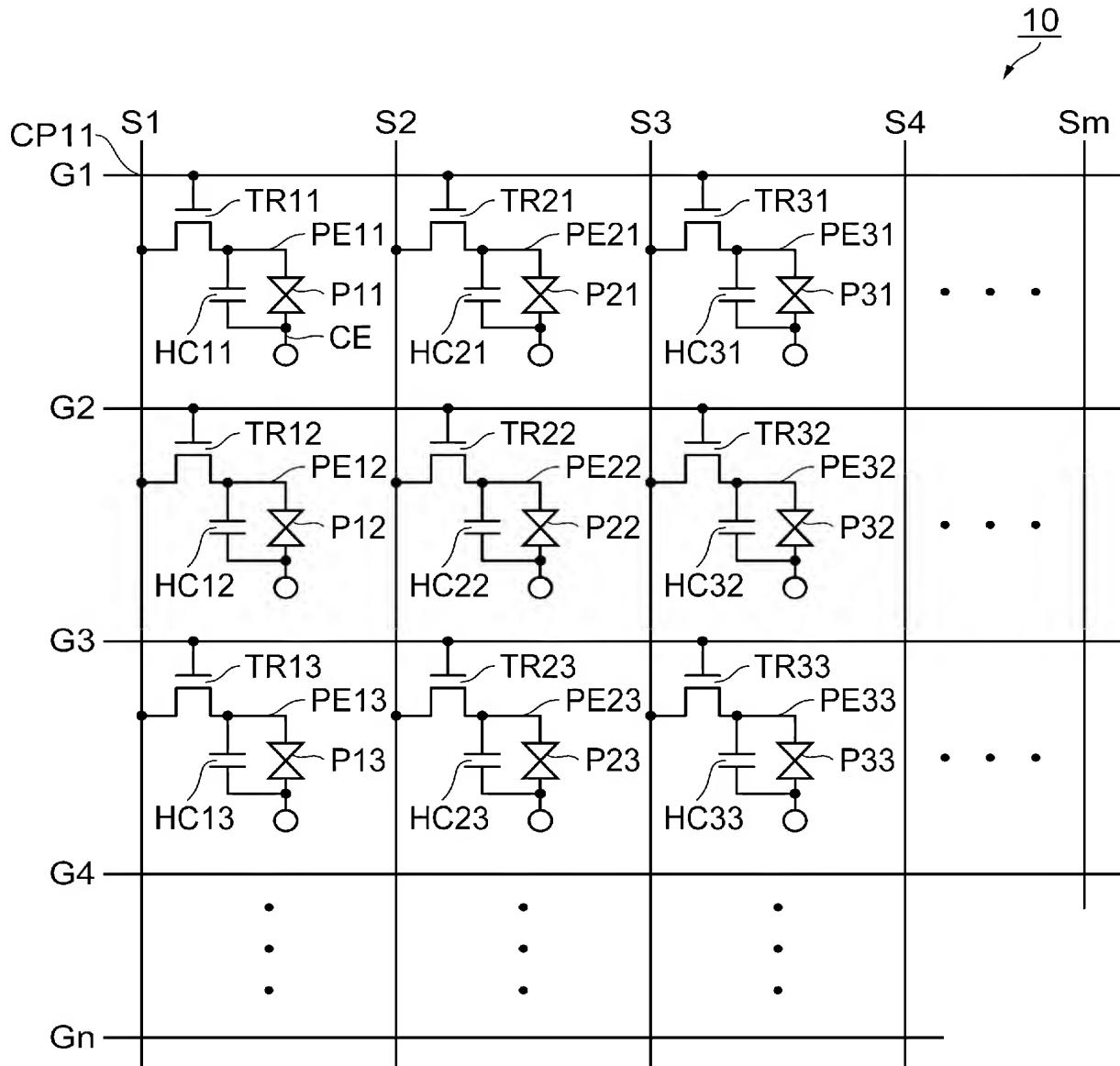
【0050】

D 電気泳動表示装置 1 表示ユニット 2 表示制御ユニット 3 装置制御ユニット 4 入力ユニット 31 装置制御回路 40 白スイッチ 41 黒スイッチ 42 書換スイッチ。

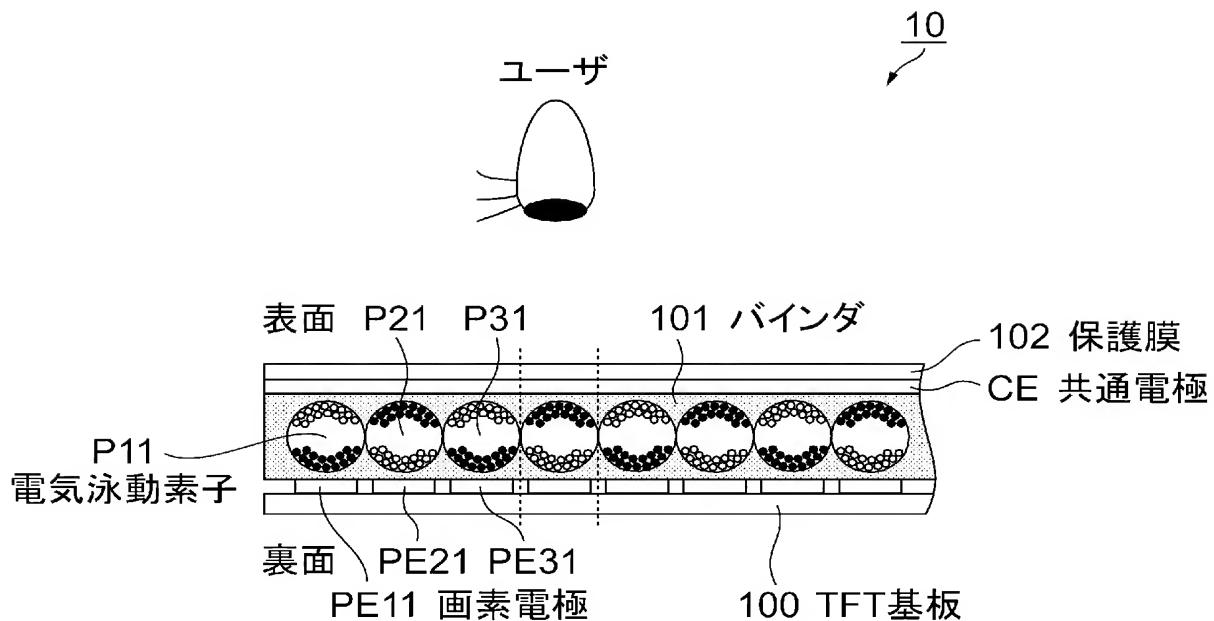
D



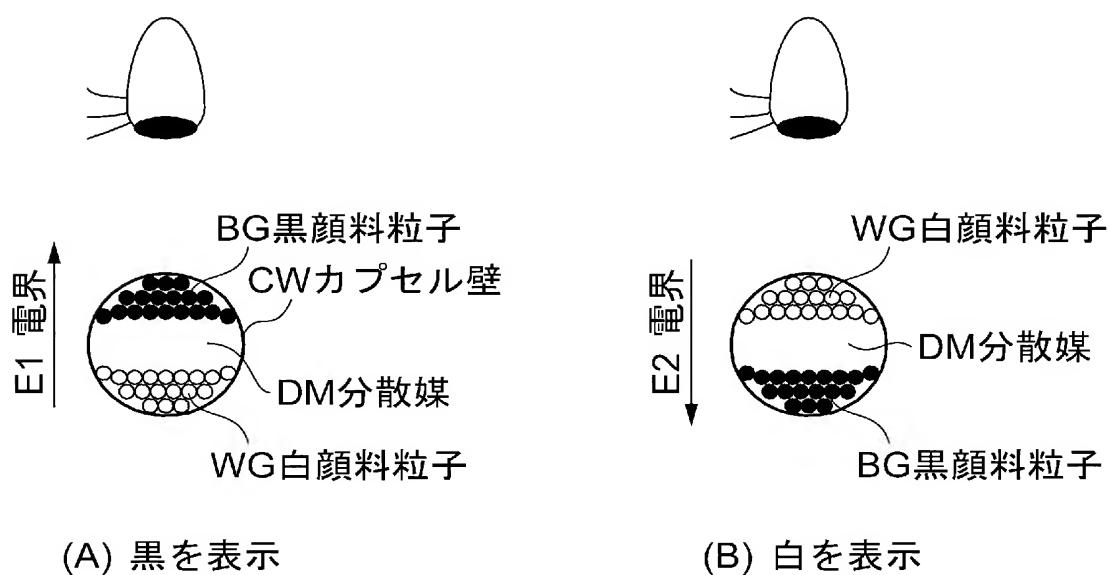
【図 2】



【図 3】



【図 4】



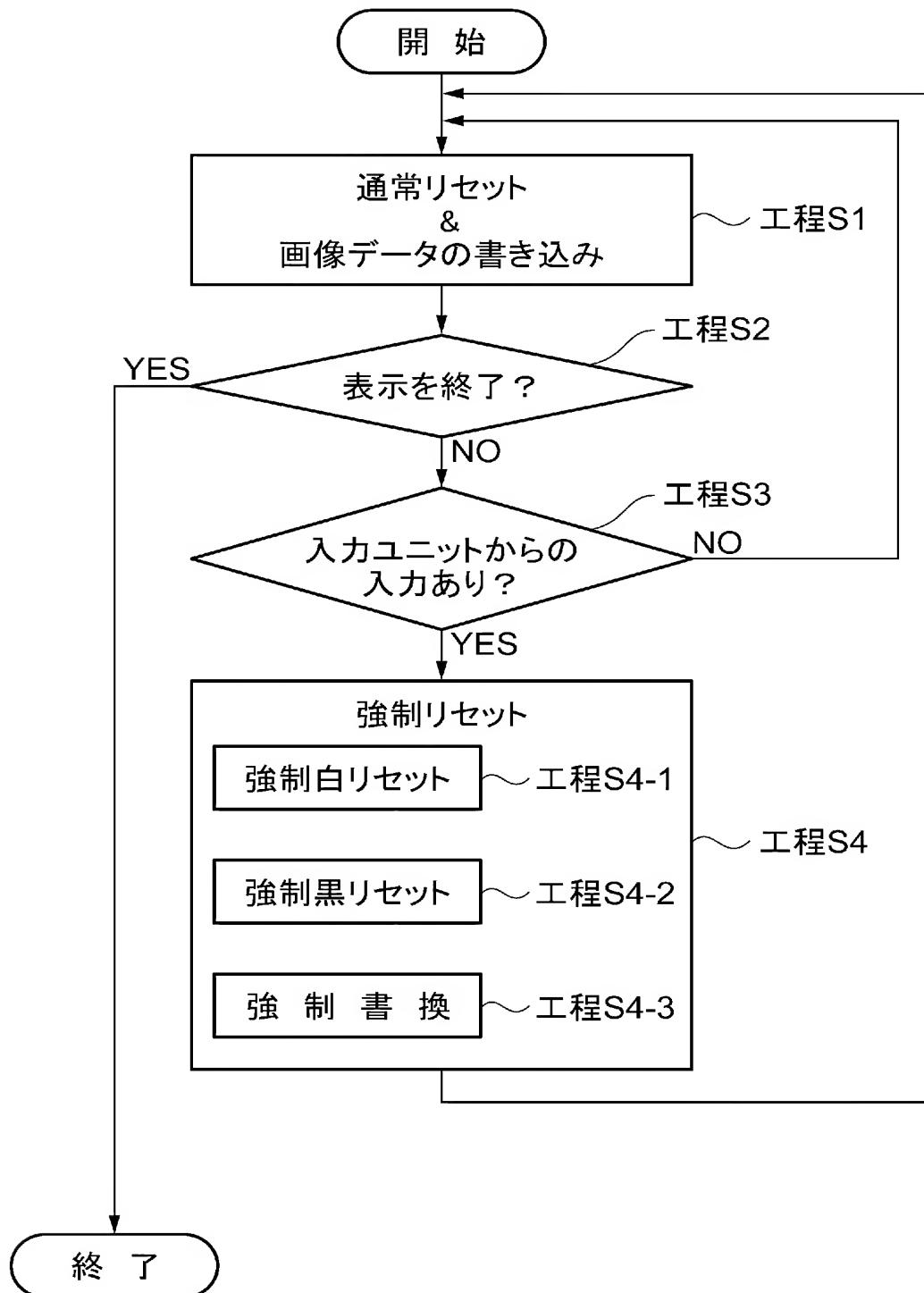
【図 5】

	共通電極CEの 電圧(V)	画素電極PE11~PEmnの 電圧(V)
黒を表示	0	V_L

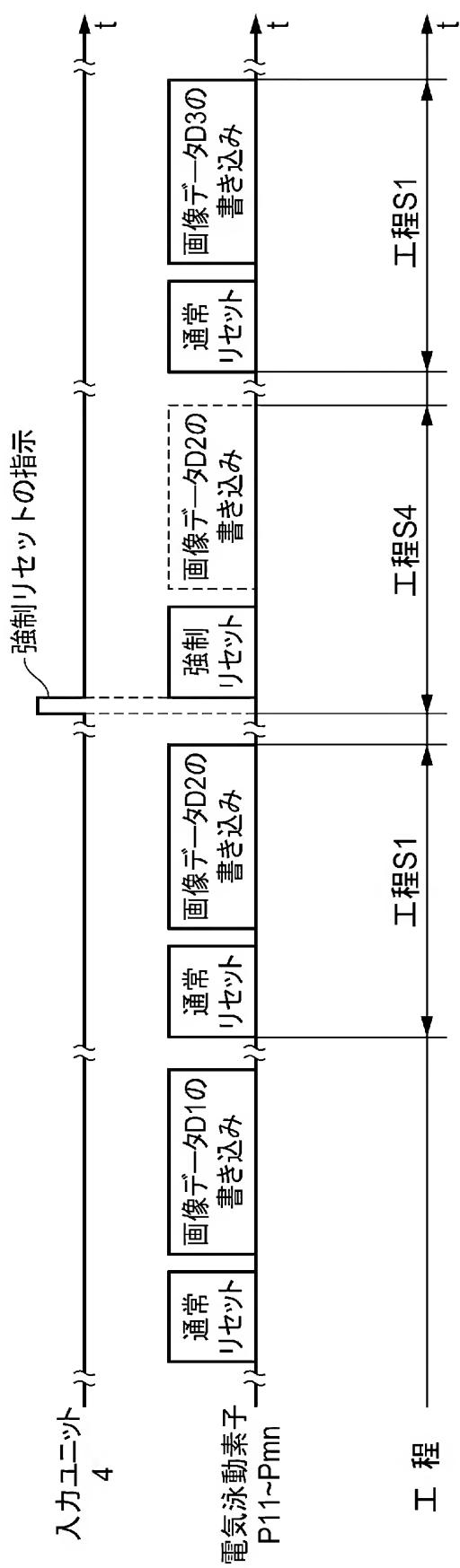
【図 6】

種類	共通電極CEの 電圧(V)	画素電極PE11~PEmnの 電圧(V)
通常黒リセット	$-V_L$	0
通常白リセット	V_L	0
強制黒リセット	$-V_H$	0
強制白リセット	V_H	0

【図 7】



【図 8】



【書類名】要約書

【要約】

【課題】 従来の電気泳動表示装置のリセット工程では、電気泳動素子に画像データに起因する残像を存在させない高い電圧を用いることから、電力の消費が大きかった。

【解決手段】 本発明に係る電気泳動表示装置は、電気泳動素子に第1の画像、第2の画像を表示させる第1、第2の工程間で、電気泳動素子を残像が存在し得りかつ非表示である状態に設定するための第1の電圧を印加する第1のリセット工程と、電気泳動素子を残像が存在せずかつ非表示である状態に設定すべく、前記第1のリセット工程を行う頻度より低い頻度で、前記第1の電圧より高い第2の電圧を印加する第2のリセット工程とを含む。

【選択図】 図1

出願人履歴

0 0 0 0 0 2 3 6 9

19900820

新規登録

5 9 2 0 5 2 4 2 7

東京都新宿区西新宿2丁目4番1号

セイコーエプソン株式会社